

Ver 1.1

198. 7

MONTH 8

102.

DAY : 08

$$Y+3$$

Written
by

叔集

OPERATION:

	[PASS 1]	[PASS 2]	[PASS 3]	[PASS 4]	[PASS 5]
NO.	870208-0204	- 0307	-0411	-0514	-0618
EVENT	PC; Rep	PC(AHM, Z-AXIS AC)	Z-AXIS AC	REP	REP
ADS	01:44:48	03:27:40	05:09:10	06:51:34	08:33:58
LOS	01:57:07	03:39:20	05:21:35	07:03:53	08:45:12
ELMX	20.46	59.5	Zenith(天頂)	57.24	19.5
TIME	01:50:59	03:32:52	:	06:57:06	08:38:47
COMMANDS	SH Rep (01:42:27) PC CLR, CHK PC WRITE (6 items) PC CHK PC START (01:52:02) OG-2 (ANT-B) ⑦777+1278 # 77 77, 777L 失う.	PC CLR, CHK PC WRT (23 items) PC CHK OG-3 Set (DCMENA; LO-TRCL-A) OG-4 Set (DCMENA; MAN-TRCL-A) AHM ENA [E-2] PCU-INSETA [9-1] OG-2 (ANT-B) PC START (03:35:02) (BAF-AZ AHMT) (TRCL 317773 E 4)	AHM DIS [E-3] L-TRCL-A [9-2] SANT-B DANT-B RNG-B *OG/PC 運用の 第216あり、一時 ヒヤリとす!! 右端 本照のこ	SH REP (06:05:29) PC CLR, CHK PC WRT PC CHK SANT-B UANT-B PC START (07:00:02) REC	Quick-Hi SH REP (08:37:27) SANT-B UANT-B
BITRT	Hi →				Hi → M → Hi →
TLMU	ON, RL →				
TLMS	Hi RL → STRG → RL	RL ranging →	RL ranging →	RL → STRG → KL	RL → STRG → RL
SANT	A → B →	A → B →	A → B →	A → B →	A → B →
UANT	A → B →	A → B →	A → B →	A → B →	A → B →
MODE	Launch →				
BDR	STB → SH REP → STB (REC)	STB (REC)	STB (REC)	SH REP → REC	STB → REP → STB
BATVA	22.00	21.99 → 22.97	22.35 → 22.22 → 22.59	22.11 →	22.12 → 22.24
BATVB	21.87	21.99 → 22.11	21.99 → 22.59	22.11 →	21.99 → 22.23
BUSV	25.7	25.7	25.7	25.7	25.7
BATIA	0.48 → 0.43	0.43 → 3.94 → 0.48	0.48 → 3.46 → 0.48	0.48 →	0.43 →
BATIB	0.50 → 0.50	0.50 → 0.50	0.50 → 0.50	0.50 →	0.45 →
LOADI	5.14 → 5.38	4.85 → 5.43	5.33 → 3.85		3.85 → 4.19
SANGL	139.5 ~ 140.5	139.5 ~ 140.5	(142.5)	(146.5)	146.5 ~ 147.5
SPIN	1.69 rpm	3:35 MTZ (-) 3:37 MTZ (+) 3:39 BIT-M	1.69	1.69	1.69
PC	<3> 01:58 BIT-M <4> 02:00 REC <44> 03:20 BDR STOP <45> 03:22 BIT-H <46> 03:24 OG-1 <47> 03:26 PC STOP	<3> 3:41 REC <36> 3:47 MTZ (-) <40> 4:27 MTZ (+) <41> 4:43 MTZ (-) <42> 4:53 OG-3 <43> 4:55 OG-4 <44> 5:01 BDR STOP <45> 5:03 BIT-H <45> 5:05 OG-1	<34> 5:23 BIT-M <35> 5:25 REC <36> 6:07 MTZ (+) <37> 6:19 MTZ (-) <43> 6:41 MTZ OFF <45> 6:45 BDR STOP <46> 6:49 BIT-H <47> 6:49 OG-1 <48> 6:51 PC STOP	<40> 7:04 BIT-M <45> 8:30 OG-1 <46> 8:32 BDR STOP	<34> 8:48 BIT-L <35> 8:50 REC <39> BIT-M <363> OG-1 <364> BDR STOP <365> BIT-H <366> PC STOP

① Open Loop Control is Σ of Σ maneuvering Σ to track.

◎2 AHMに53 BAT-AのF151V制御板を2枚、45V電源2枚、Tc.

◎2 AHMにはBAT-Aのトリプル制御が確認されたが、少し危い運用だ。Te.
◎3 PCのカード09と叫ぶことでは、そのPCを動かす。Y. 書き込み時、まず09で読み込む。それ以後は09で書き込む。
(2E) PCは影響しない。X2にすると、09→と06-4+先に登録すべきである!!

1944年3月11日。 月7日エントにOGで作成する場合は必ず親付で書かなくては

Zero Command Entry